

1.4 主机功能规格

项			目		规		格		备		注		
执行速率					0.33uS / 顺序指令								
控制程序容量					20K Words 程序 + 3K Words ROR + 8K Words 批注								
程序内存					ROM Pack or RAM+锂电池 Back-up								
顺序指令					34 个								
应用指令			MA 机种		275 个(103 种)				含衍生指令				
			MC 机种		300 个(109 种)								
流程图(SFC)指令					4 个								
单点《B I T 状态》	X	输入接点(DI)				X0~X255 (256)				对应至外界数字输入			
	Y	输出继电器(DO)				Y0~Y255 (256)				对应至外界数字输出			
	TR	暂存继电器				TR0~TR39 (40)							
	M	内部继电器	非保持型				M0~M799 (800) * 注: 可规划为保持型 M1400~M1911 (512)						
			保持型				M800~M1399 (600) * 注: 可规划为非保持型						
		特殊继电器				M1912~M2001 (90)							
	S	步进继电器	非保持型				S0~S499 (500) * 注: S20~S499 可规划为保持型						
			保持型				S500~S999 (500) * 注: 可规划为非保持型						
	T	定时器 “计时到” 状态接点				T0~T255 (256)							
C	计数器 “计数到” 状态接点				C0~C255 (256)								
缓存器《W O R D 数据》	TMR	定 时 器 现 在 值 缓 存 器	0.01S 时基				T0~T49 (50) *				T0~T255 可弹性规划各时基之数量		
			0.1S 时基				T50~T199 (150) *						
			1S 时基				T200~T255 (56) *						
	CTR	计 数 器 现 在 值 缓 存 器	16 位	保持型				C0~C139 (140) * 注: 可规划为非保持型					
				非保持型				C140~C199 (60) * 注: 可规划为保持型					
			32 位	保持型				C200~C239 (40) * 注: 可规划为非保持型					
				非保持型				C240~C255 (16) * 注: 可规划为保持型					
	HR DR	数据缓存器	保持型				R0~R2999 (3000) * 注: 可规划为非保持型 D0~D3999 (4000)						
			非保持型				R3000~R3839 (840) * 注: 可规划为保持型						
	HR ROR		保持型				R5000~R8071 (3072) * 注: 不为 ROR 时,可当一般缓存器使用(可读、写)						
			只读缓存器				R5000~R8071 可规划为只读缓存器(ROR), 出厂设定为 0				ROR 存放在 ROR 专区,不占用程序容量		
档案缓存器					F0~F8191 (8192) * 注: 需透过专用指令存取								
IR	输入缓存器(AI)				R3840~R3903 (64)				对应至外界模拟输入				

	OR	输出缓存器(AO)		R3904~R3967 (64)				对应至外界模拟输出
	SR	系统特殊缓存器		R3968~R4167 (200), D4000~D4095 (96)				
	〔特殊缓存器〕	0.1mS 高速定时器缓存器		R4152~R4154 (3)				
		高速计数器缓存器	硬件(4组)	DR4096~DR4110 (4×4)				
			软件(4组)	DR4112~DR4126 (4×4)				
		万年历缓存器		R4128 (秒)	R4129 (分)	R4130 (时)	R4131 (日)	
				R4132 (月)	R4133 (年)	R4134 (周)		
XR	指针(Index)缓存器		V、Z (2) , P0~P9 (10)					
中断控制		外部输入中断		32 个(16 点输入之正 / 负缘)				
		内部定时中断		8 个(1、2、3、4、5、10、50、100mS)				
0.1mS 高速定时器(HST)				1 个(16 位)、4 个(32 位, 由 HHSC 转用)				
高速计数器	硬件高速计数器 (HHSC) / 32 位		个数	最多 4 个				• HHSC 和 SHSC 总数为 8 个 • HHSC 可转换为 32 位 / 0.1mS 时基之高速定时器
			计数模式	8 种(U/D、U/D×2、K/R、K/R×2、A/B、A/B×2、A/B×3、A/B×4)				
			计数频率	最高 100KHz (单端输入)或 750KHz (差动输入)				
	软件高速计数器 (SHSC) /32 位		个数	4 个(MA 机种只有 2 个)				
			计数模式	3 种(U/D、K/R、A/B)				
			计数频率	总和最高 10KHz				
通讯界面	Port 0 (RS-232 or USB)		通讯速率 4.8Kbps~921.6Kbps				出厂设定均为 9.6Kbps	
	Port 1~4 (RS-232 or RS-485)		通讯速率 4.8Kbps~921.6Kbps * 注: 可提供永宏或 Modbus RTU Master/Slave 通讯协议					
	最大联机站数		254					
NC 定位脉波输出(PSO)		轴数		最多 4 轴				
		输出频率		最高 100KHz (单端输出)、750KHz (差动输出)				
		输出脉波模式		3 种(U/D、K/R、A/B)				
		定位语言		专用定位指令语言				
PWM 输出		点数		最多 4 点				
		输出频率		72Hz~18.432KHz (分辨率为 0.1%) 720Hz~184.32KHz (分辨率为 1%)				
捕捉式输入 (Capture Input)			主机最多可设定 36 点捕捉式输入					
数字滤波输入 (Digital Filter)			X0~X15 可分别对时间或频率设定 [时间(1~15)*0.1ms 或(1~15)*1ms] [频率 14K~1.8MHz] X16~X35 只能对时间设定滤波条件 [(1~15)*1ms]					